

200G 高速误码仪规格书

(PSS BERT18881)

武汉普赛斯电子技术有限公司

2023 年 2 月

本规格书最终解释权归武汉普赛斯电子技术有限公司所有，规格书若有变动不另行通知。

产品简介

普赛斯 200G 高速误码测试系统(PSS BERT18881)是一款 200G 高速信号的误码性能分析仪，支持 9.95G---15G，24.33G---32G 内任意选择速率，8 路 PPG，8 路 ED 收发端信号可以同时或者独立工作，单路最高支持 32G 速率。

该系列设备有定时和连续两种检测模式，能够自定义各种不同的速率和测量所需的码型，且对极性、均衡等参数都能够调节，支持任意速率可调，便于研发端性能分析，可广泛应用于 100G、200G 模块及子系统研发生产等光测试场景。



产品应用

- SFP+,SFP28,QSFP28,QSFP56 模块测试
- 有源光缆 (AOC), 高速线缆 (DAC)测试
- 光器件及设备的测试 (BOSA,TOSA, ROSA)
- 高速集成电子电路、PCB、电子模块子系统及系统测试

产品功能特点

- 多速率选择：9G95-15G、24G33-32G 速率点，支持任意速率可调
- 8 发 8 收独立通道误码仪测试功能
- 支持码型丰富：PRBS7、PRBS9、PRBS15、PRBS23、PRBS31，User40
- 连续检测和定时检测
- 极性均衡可调节
- 输出眼图抖动信号低，上升时间短
- 提供二次开发接口

技术指标

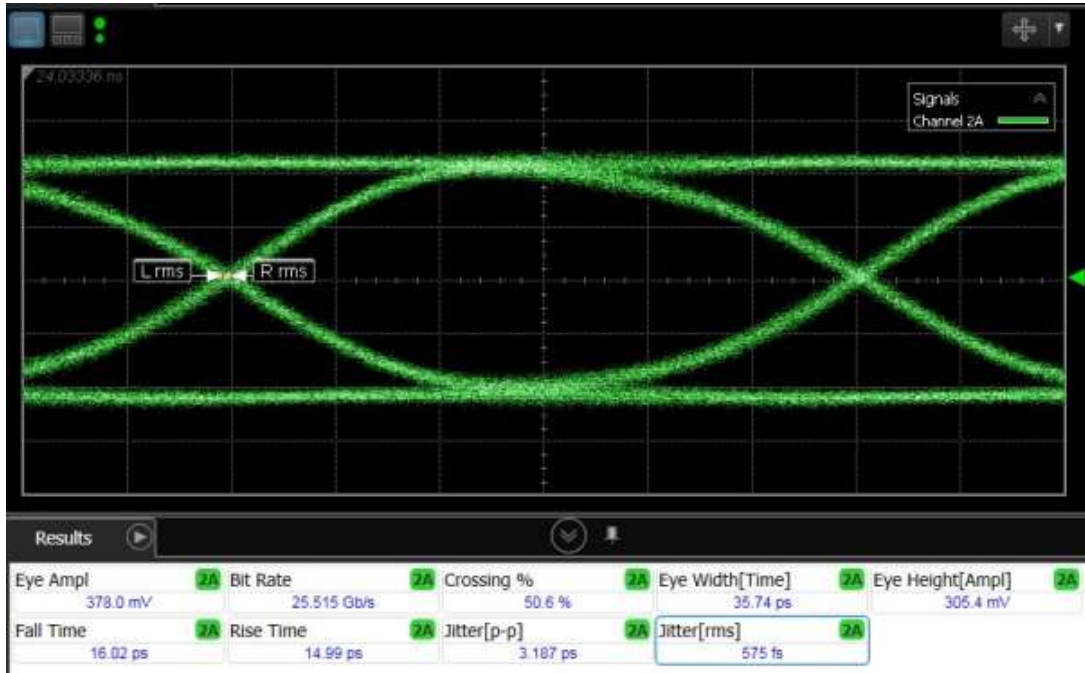
参数	单位	典型值	
速率	Gbps	9.95~15 连续可调	24.33~32 连续可调
PPG 端			
码型	PRBS	7、9、15、23、31、User pattern 40bit	
RMS	fs	1400	700
PP jitter	ps	9.5	4.2
上升时间(20%~80%)	ps	17	16
下降时间(20%~80%)	ps	17.5	16.5
电发射通道幅度	mv	< 1000	
ED 端			
码型	PRBS	7、9、15、23、31	
接收电平灵敏度	mv	> 40	

输入输出阻抗	Ω	单端 50 差分 100
Trigger out		
触发时钟频率比	-	8 分频
Ref Clock in		
外部时钟输入幅度	mv	600-1600
时钟输入百分比	%	40~60
射频接口	-	K 型 2.92mm, Female
通信接口	-	RS232
电源	-	AC 100~240V, 50~60Hz, 15W
工作储存温度	$^{\circ}\text{C}$	0~40
相对湿度	-	5%~90%非冷凝
尺寸	mm	431×426×112mm
质保期	年	1

备注：以上性能参数均以 25G78Gbps, PRBS31 数据参考所得

典型数据

1) 电眼图



测试条件：25.78G, PRBS31

订货信息

PSS BERT18881-[OPT 1]

OPT 1	
通讯口	
#1	RS232、GPIB
#2	RS232、LAN